

PS

1/5/1 (Item 1 from file: 351)
DIALOG(R) File 351: Derwent WPI
(c) 2003 Thomson Derwent. All rts. reserv.

012306541 **Image available**
WPI Acc No: 1999-112647/ 199910
XRPX Acc No: N99-082518

RAKE receiver for spreading code division multiple access (CDMA) transmission system used in mobile communication - has threshold-value calculating unit to compute threshold values for choosing signal with sufficient electric power, to avoid synthesis of noise and output signal of mean received-power measuring device

Patent Assignee: NTT IDO TSUSHINMO KK (NITE)
Number of Countries: 001 Number of Patents: 001
Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
JP 10336072	A	19981218	JP 97144167	A	19970602	199910 B

Priority Applications (No Type Date): JP 97144167 A 19970602
Patent Details:

Patent No	Kind	Lan	Pg	Main IPC	Filing Notes
JP 10336072	A		10	H04B-001/707	

Abstract (Basic): JP 10336072 A

NOVELTY - A demodulator (152) demodulates to the de-spread signal from a matching filter (150). A mean received-power measuring device (153) measures the mean signal electric power of the de-spread signal from the filter. A threshold-value calculating unit computes the threshold values for choosing the signal with sufficient electric power to avoid synthesis of the output of the measuring device and noise.

DETAILED DESCRIPTION - A path selection timing detector (205) detects a signal with mean power larger than the threshold values, and decides the timing of the multipath to synthesize. A RAKE synthesizer (119) performs RAKE synthesis on the detected signal from the path selection timing detector, and the output signal of a RAKE synthesis path selector (155) which selects the output signal of the demodulator.

USE - For spreading CDMA transmission system used in mobile communication.

ADVANTAGE - RAKE synthesis of all multipath signals with sufficient power can be performed, thus only effective path can be synthesized even when multipath number varies with fluctuations of delay profile. Improves receiving quality by time-diversity effect.

DESCRIPTION OF DRAWING(S) - The figure shows the block diagram of the RAKE receiver. (119) RAKE synthesizer; (150) matching filter; (152) demodulator; (153) mean received-power measuring device; (155) RAKE synthesis path selector; (205) path selection timing detector.

Dwg. 1/6

Title Terms: RAKE; RECEIVE; SPREAD; CODE; DIVIDE; MULTIPLE; ACCESS; CDMA; TRANSMISSION; SYSTEM; MOBILE; COMMUNICATE; THRESHOLD; VALUE; CALCULATE; UNIT; COMPUTATION; THRESHOLD; VALUE; CHOICE; SIGNAL; SUFFICIENT; ELECTRIC ; POWER; AVOID; SYNTHESIS; NOISE; OUTPUT; SIGNAL; MEAN; RECEIVE; POWER; MEASURE; DEVICE

Derwent Class: W02
International Patent Class (Main): H04B-001/707
International Patent Class (Additional): H04B-007/26
File Segment: EPI

1/5/2 (Item 1 from file: 347)
DIALOG(R) File 347: JAPIO
(c) 2003 JPO & JAPIO. All rts. reserv.

06052972 **Image available**
RAKE RECEIVER FOR DIRECT DIFFUSION CDMA TRANSMISSION SYSTEM

PUB. NO.: 10-336072 A]
PUBLISHED: December 18, 1998 (19981218)
INVENTOR(s): FUKUMOTO AKIRA
SAWAHASHI MAMORU
ADACHI FUMIYUKI
APPLICANT(s): N T T IDO TSUSHINMO KK [000000] (A Japanese Company or
Corporation), JP (Japan)
APPL. NO.: 09-144167 [JP 97144167]
FILED: June 02, 1997 (19970602)
INTL CLASS: [6] H04B-001/707; H04B-007/26
JAPIO CLASS: 44.5 (COMMUNICATION -- Radio Broadcasting); 44.2
(COMMUNICATION -- Transmission Systems)

ABSTRACT

PROBLEM TO BE SOLVED: To provide a RAKE receiver which makes RAKE reception by selecting many signals having sufficient receiving power as much as possible by rejecting signals only containing noise, etc.
SOLUTION: Diffusion-modulated signals in a base band are inputted to a matched filter 150 and reversely diffused by using the output of a diffused code replica generating section 151. The reversely diffused signals at L different timing are demodulated by means of a demodulating section 152. An average receiving power measuring section 153 measures the average receiving power at the L different timing. A minimum power detecting section 201 and a maximum power detecting section 203 detect the minimum signal power and maximum signal power at the L different timing. Two thresholds can be found by respectively multiplying the minimum and maximum signal power by constants GA and GB. A path selecting timing detecting section 205 detects the timing of a multipath having large signal power from the timing at which the average signal power is larger than the thresholds A and B.

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-336072

(43) 公開日 平成10年(1998)12月18日

(51) Int.Cl.⁶

識別記号

F I

H 0 4 B 1/707
7/26

H 0 4 J 13/00
H 0 4 B 7/26

D
M

審査請求 未請求 請求項の数 4 O L (全 10 頁)

(21) 出願番号

特願平9-144167

(22) 出願日

平成9年(1997)6月2日

(71) 出願人 392026693

エヌ・ティ・ティ移動通信網株式会社
東京都港区虎ノ門二丁目10番1号

(72) 発明者 福元 暁

東京都港区虎ノ門二丁目10番1号 エヌ・
ティ・ティ移動通信網株式会社内

(72) 発明者 佐和橋 衛

東京都港区虎ノ門二丁目10番1号 エヌ・
ティ・ティ移動通信網株式会社内

(72) 発明者 安達 文幸

東京都港区虎ノ門二丁目10番1号 エヌ・
ティ・ティ移動通信網株式会社内

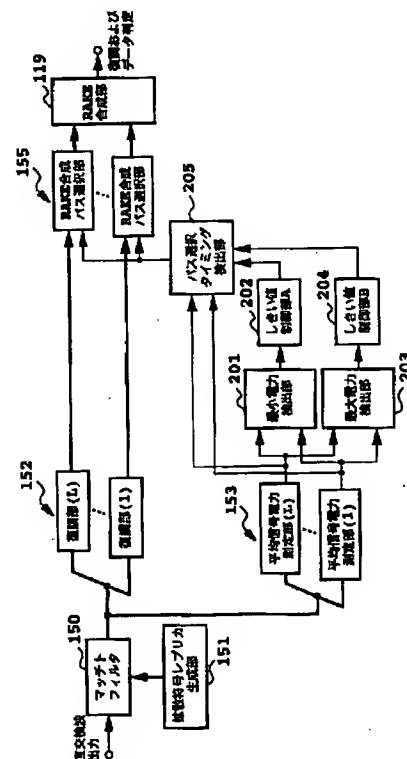
(74) 代理人 弁理士 谷 義一 (外3名)

(54) 【発明の名称】 直接拡散CDMA伝送方式におけるRAKE受信機

(57) 【要約】

【課題】 雑音等のみの信号を排除し、できるだけ多くの十分な受信電力を有する信号を選択してRAKE受信する。

【解決手段】 ベースバンドの拡散変調信号はマッチトフィルタ150に入力され、拡散符号レプリカ生成部151の出力を用いて拡散変調信号を逆拡散する。L個のタイミングにおけるそれぞれの逆拡散された信号は復調部152で復調される。平均受信電力測定部153においてL個のタイミングにおけるそれぞれの平均受信電力が測定される。最小電力検出部201および最大電力検出部203では、L個のタイミングにおける最小信号電力および最大信号電力が検出される。最小信号電力と最大信号電力に、定数 G_A 、 G_B を乗算することで2つのしきい値を求めることができる。パス選択タイミング検出部205では、平均信号電力がしきい値A以上、かつ、しきい値B以上のタイミングの中から、信号電力が大きなマルチパスのタイミングを検出していく。



【特許請求の範囲】

【請求項1】 直接拡散CDMA伝送方式におけるRAKE受信機において、

1シンボル内のチップ数の整数倍のタイミングでパスの逆拡散された信号を出力するマッチトフィルタと、

前記マッチトフィルタからの各タイミングにおける逆拡散された信号を復調する復調部と、

前記マッチトフィルタからの各タイミングにおける逆拡散された信号についてそれぞれの平均信号電力を測定する平均信号電力測定部と、

前記平均信号電力測定部の出力から、雑音や干渉成分の合成を防ぐためのしきい値Aおよび十分な信号電力を有する信号を選択するためのしきい値Bを決定するしきい値演算部と、

前記平均信号電力測定部からの平均電力から、前記しきい値制御部からのしきい値Aかつしきい値Bより大きい平均電力を有する信号を検出し、合成するマルチパスのタイミングを決定するパス選択タイミング検出部と、

前記パス選択タイミング検出部の出力により、前記復調部から復調された信号からRAKE合成する信号を選択するRAKE合成パス選択部と前記RAKE合成パス選択部で選択された復調された信号をRAKE合成するRAKE合成器とを備えることを特徴とするRAKE受信機。

【請求項2】 請求項1記載のRAKE受信機において、前記しきい値演算部は、

前記平均信号電力測定部からの全タイミングにおける平均電力から最小電力値を検出する最小電力検出部と、

前記平均信号電力測定部からの全タイミングにおける平均電力から最大電力値を検出する最大電力検出部と、

前記最小電力検出部からの最小電力値と、前記最大電力検出部からの最大電力値とから、それぞれ前記2つのしきい値A、Bを求めるしきい値制御部とを備えることを特徴とするRAKE受信機。

【請求項3】 請求項2記載のRAKE受信機において、

前記しきい値制御部は、最小電力値に定数 G_A ($G_A \geq 1$)を乗算し、最大電力値に定数 G_B ($0 < G_B \leq 1$)を乗算して2つのしきい値を求めることを特徴とするRAKE受信機。

【請求項4】 請求項1ないし3いずれか記載のRAKE受信機において、

前記マッチトフィルタは、オーバーサンプリング(チップあたりのオーバーサンプリング数s)をしており、

前記パス選択タイミング検出部は、全てのタイミングから受信信号電力の大きい順にマルチパスのタイミングを検出する際に、既に検出したパスのタイミングに対して $\pm k$ (kは自然数)個のタイミングにおける信号を除外して次のマルチパスのタイミングを順次検出することを特徴とするRAKE受信機。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、移動通信において、スペクトル拡散を用いてマルチプルアクセスを行う直接拡散CDMA(DS-CDMA)伝送に用いられるRAKE受信機に関するものである。

【0002】

【従来の技術】DS-CDMA伝送方式は、情報データ変調信号を拡散率(=チップ数/シンボル) p_g の拡散符号で広帯域の信号に拡散して伝送する方式であり、各ユーザに異なる拡散符号を割り当てることにより、複数の通信者が同一の周波数帯を用いて通信を行う方式である。

【0003】図5に従来のDS-CDMA伝送方式におけるスライディング相関器を用いた受信機の構成を示す。受信機では、アンテナ101で受信した拡散変調信号を低雑音増幅器103で増幅した後、発振器105、周波数混合器104、およびバンドパスフィルタ(BPF)106を用いて中間周波数(IF周波数)信号に周波数変換し、自動利得制御増幅装置(AGC増幅器)107で線形増幅する。AGC増幅器107においては、受信信号の振幅包絡線を包絡線検波器108により検出し、この振幅変動をAGC増幅器107に負帰還することにより、フェージングに起因する振幅変動を補償している。

【0004】AGC増幅器107により線形増幅された信号を直交検波器109によりベースバンド信号に直交検波する。そして、このベースバンド同相(I)、直交(Q)成分をそれぞれA/D変換器112および113によりデジタル値に変換する。拡散符号生成部(1) ~ (N)118で生成される、それぞれのマルチパス信号の遅延時間に同期した拡散符号レプリカを用いて、RAKE合成パスフィルタ114中のスライディング相関器131で逆拡散処理する。逆拡散された信号を遅延検波あるいは同期検波を行ってデータ復調を行う。

【0005】ここでは、受信する送信フレームにおいて、情報シンボル間に一定周期でパイロットシンボルが挿入されており、このパイロットシンボルを用いて絶対同期検波復調を行う方式について説明する。陸上移動通信においては基地局、移動局の相対位置の移動によりフェージングと呼ばれる受信信号の振幅および位相変動を受ける。同期検波復調を行うためには、受信機においてこのフェージングに起因する複素包絡線、すなわち、振幅および位相変動(あるいはチャネルと称する)を推定する必要がある。送信情報シンボルに一定周期で挿入したパイロットシンボルでの受信フェージング複素包絡線を求め、この値を用いてパイロットシンボル間の情報シンボル位置におけるフェージング複素包絡線を求めることができる。このパイロットシンボルで用いた値を用いて各情報シンボルのフェージング複素包絡線変動(チャ

3

ネル変動)を補償する。これは、RAKE合成パスフィンガ114中のチャネル推定器132および乗算器133で行っている。

【0006】このチャネル変動補償された複数のマルチパス信号を、RAKE合成器119で同相合成(RAKE合成)することにより、干渉信号あるいは熱雑音に対して信号電力比を向上することができる。RAKE合成するマルチパス信号の選択はサーチフィンガと称されるスライディング相関器115で行う。サーチフィンガではマルチパスサーチ範囲内におけるL個のタイミングの逆拡散信号の平均受信信号電力を平均受信信号電力測定部116で測定し、平均的に受信信号電力の大きなマルチパスをパス選択タイミング検出部117において選択する。例えば、図5のように、1個のスライディング相関器115を用いた場合には、1シンボル毎に1つのタイミングの相関値(逆拡散値)が得られ、このタイミングにおける逆拡散された信号の受信信号電力を測定することができる。そして、拡散符号のタイミングを1個ずつずらしていき全L個のタイミングについて電力測定を行う。

【0007】さて、RAKE合成パスの選択には(基地局、移動局間の距離変動、およびシャドウイングに起因する変動を受けた後の)平均信号電力の大きなマルチパス信号を選択する必要がある。これは、陸上移動通信環境下ではレイリーフェージングに起因する瞬時変動を受けている。従って、1回での受信信号電力の推定では、あるマルチパス信号に対してたまたまこのレイリーフェージング変動で受信信号電力が落ち込んでいるために信号電力が低く、RAKE合成パスの選択から漏れる場合もある。そこで、受信電力の瞬時変動の影響を取り除くために、レイリーフェージング変動を平均化した信号に対して受信信号電力を測定する必要がある。

【0008】具体的には、マルチパスサーチ範囲内のL個のタイミングにおける逆拡散された信号について信号電力測定をX回繰り返し、その平均信号電力により遅延プロファイルを生成し、上位N個のRAKE合成マルチパスを選択する。図5のように、1個のスライディング相関器115を用いた場合には、この1回の遅延プロファイルの生成にL×Xシンボル時間を要する。f個のスライディング相関器(サーチフィンガ)を用いた場合には、1回の平均的遅延プロファイルを生成するのに(L×X)/fシンボル時間を要する。遅延プロファイルの生成時間毎にRAKE合成フィンガで用いる拡散符号レプリカのタイミングを更新する。移動局が基地局に対して高速で移動する場合にはこの遅延プロファイルの変動は早くなるために、このスライディング相関器を用いるマルチパスサーチでは、時間がかかり遅延プロファイルの変動に追従できなくなる場合がある。

【0009】高速なマルチパスサーチを行うためには、マルチパスサーチ範囲、および平均化回数を小さくす

4

ばよいが、サーチ範囲を狭くするとRAKE合成の時間ダイバーシチ効果を低減することになり、また信号電力の平均化回数を低減するとサーチフィンガによるRAKE合成マルチパスの選択を正確に行うことができなくなる。

【0010】図6に従来のDS-CDMA伝送方式におけるマッチトフィルタを用いた受信機構成を示す。なお、図6において、図5における受信機と同様の構成には同じ符号を付している。

【0011】図6において、受信した拡散変調信号は低雑音増幅器103で増幅された後、IF周波数に周波数変換される。そしてAGC増幅器107によってフェージングに起因する振幅変動を補償され、直交検波される。直交検波器109の出力ベースバンド信号はA/D変換器112および113でデジタル信号に変換される。デジタル値に変換された拡散変調信号は、拡散符号レプリカ生成部151の出力を用いてタップ数pgのマッチトフィルタ150により逆拡散され、L個のタイミングの信号に分離される。ここで、sをチップ当りのオーバーサンプリング数とすると $L = pg \times s$ である。L個のタイミングからN個のマルチパスを選択し遅延検波あるいは同期検波を行ってデータ復調を行う。

【0012】この受信機では、送信フレームにおいて情報シンボル間に一定周期でパイロットシンボルを挿入し、このパイロットシンボルを用いて絶対同期検波復調を行う方式を用いている。L個のタイミングにおけるそれぞれの逆拡散された信号は、パイロットシンボルを用いてチャネル推定器132でチャネルを推定し、この推定値を用いて各情報シンボルのチャネル変動を補償する。一方、L個のタイミングにおけるそれぞれの平均受信信号電力が、平均信号電力測定部153において測定され遅延プロファイルが生成され、上位N個のRAKE合成マルチパスがパス選択タイミング検出部154を用いて選択される。この時、受信電力の大きなタイミングからマルチパスを選択するが、オーバーサンプリングにより検出された同一マルチパスは除外して次のマルチパスを選択する。マッチトフィルタを用いた構成では、1シンボル周期毎にL個のタイミングにおける逆拡散された信号が出力される。そのため、図5の構成のようなスライディング相関器を用いたサーチフィンガによる電力測定が不要である。さらに、RAKE合成のためのマルチパスの更新を高速に行うことができる。

【0013】ところで、前述したように移動局が基地局に対して高速で移動すると遅延プロファイルの形状が変動し、マルチパスの数も変化する。しかし、上記の構成の受信機は、受信信号電力の大きな上位N個のマルチパスを合成する構成であるため、マルチパス数がNより多い場合にその全てを合成して干渉成分や熱雑音に対する信号電力比を向上することができない。また、マルチパス数がNより少ない場合には、雑音成分や相互干渉成分

のみの信号および受信電力が大変小さなマルチパスを合成することにより特性が劣化する。

【0014】

【発明が解決しようとする課題】前述のように、移動局が基地局に対して高速移動した場合、遅延プロファイルの変動も高速になり形状も変化する。そのため、従来のRAKE受信機のように、合成するマルチパス数が固定されている場合、十分な受信電力をもつ全てのマルチパスを合成することができない。もしくは、干渉成分や雑音成分のみの信号を合成してしまう、ことがある。その結果、干渉成分や熱雑音に対する信号電力比を向上することができず特性が劣化する。

【0015】本発明の目的は、マッチトフィルタをベースにしたRAKE受信において、雑音成分や相互干渉成分のみの信号を除去し、かつ、できるだけ多くのマルチパスを合成するようなRAKE受信機を提供することにある。

【0016】

【課題を解決するための手段】上記本発明の目的を達成するため、直接拡散CDMA伝送方式におけるRAKE受信機において、1シンボル内のチップ数の整数倍のタイミングで逆拡散された信号を出力するマッチトフィルタと、マッチトフィルタからの各タイミングにおける逆拡散された信号を復調する復調部と、マッチトフィルタからの各タイミングにおける逆拡散された信号についてそれぞれの平均信号電力を測定する平均信号電力測定部と、平均信号電力測定部の出力から、雑音や干渉成分の合成を防ぐためのしきい値Aおよび十分な信号電力を有する信号を選択するためのしきい値Bを決定するしきい値演算部と、平均信号電力測定部からの平均電力から、しきい値制御部からのしきい値Aかつしきい値Bより大きい平均電力を有する信号を検出し、合成するマルチパスのタイミングを決定するパス選択タイミング検出部と、パス選択タイミング検出部の出力により、復調部から復調された信号からRAKE合成する信号を選択するRAKE合成パス選択部と、RAKE合成パス選択部で選択された復調された信号をRAKE合成するRAKE合成器とを備えることを特徴とする。

【0017】また、前記しきい値演算部は、前記平均信号電力測定部からの全タイミングにおける平均電力から最小電力値を検出する最小電力検出部と、前記平均信号電力測定部からの全タイミングにおける平均電力から最大電力値を検出する最大電力検出部と、前記最小電力検出部からの最小電力値と、前記最大電力検出部からの最大電力値とから、それぞれ前記2つのしきい値A、Bを求めるしきい値制御部とで構成することができる。

【0018】そして、前記しきい値制御部は、最小電力値に定数 G_A ($G_A \geq 1$)を乗算し、最大電力値に定数 G_B ($0 < G_B \leq 1$)を乗算して2つのしきい値を求めることができる。

【0019】その上、前記マッチトフィルタは、オーバーサンプリング(チップあたりのオーバーサンプリング数 s)をしており、前記パス選択タイミング検出部は、全てのタイミングから受信信号電力の大きい順にマルチパスのタイミングを検出する際に、既に検出したパスのタイミングに対して $\pm k$ (k は自然数)個のタイミングにおける信号を除外して次のマルチパスのタイミングを順次検出することもできる。

【0020】このように、本発明のRAKE受信機では、マッチトフィルタにより逆拡散された全てのタイミングにおける信号の平均受信電力を測定して、2つのしきい値を決定する。そして、2つのしきい値を満たす逆拡散信号の中からマルチパスを選択してRAKE合成する。

【0021】この構成を用いることにより、雑音や干渉成分のみの信号を除外し、かつ、受信電力が十分な大きさをもつ全てのマルチパス信号をRAKE合成できる。そのため、遅延プロファイルの変動によりマルチパス数が増加した場合でも、有効なパスのみを合成することができる。

【0022】この発明の構成では、特にチップレートが高速な、すなわち広帯域DS-SS-CDMAに対してRAKEによる時間ダイバーシチ効果による受信品質の特性改善を実現することができる。

【0023】

【発明の実施の形態】図面を用いて、本発明の実施の形態を説明する。

【0024】図1は、本発明の原理構成を示すブロック図である。この図において、図6と同様の構成は、同じ符号を付している。

【0025】さて、直交検波およびA/D変換されたベースバンドの拡散変調信号は、タップ数 pg のマッチトフィルタ150に入力される。マッチトフィルタ150は拡散符号レプリカ生成部151の出力を用いて拡散変調信号を逆拡散する。 s をチップ当りのオーバーサンプリング数とすると、マッチトフィルタ150から $L (= pg \times s)$ 個のタイミングにおける逆拡散信号が出力される。 L 個のタイミングにおけるそれぞれの逆拡散された信号は復調部152で復調される。

【0026】また、平均受信電力測定部153において L 個のタイミングにおけるそれぞれの平均受信電力が測定される。最小電力検出部201および最大電力検出部203では、 L 個のタイミングにおける最小信号電力および最大信号電力が検出される。しきい値制御部A202では検出された最小信号電力を用いてしきい値Aを求める。また、しきい値制御部B204では検出された最大信号電力を用いてしきい値Bを求める。しきい値Aは雑音や干渉成分のみの信号を合成することを防ぐために設定し、しきい値Bは十分な信号電力をもつ信号を合成するために設定する。このように2つのしきい値を決定

しているのは、十分な信号電力をもつ全てのマルチパスを合成し、かつ、熱雑音成分および他ユーザの受信信号の相互相関を合成しないようにして特性を向上させるためである。これらのしきい値は、例えば、最小電力検出部201で検出した最小信号電力と最大電力検出部203で検出した最大信号電力に、それぞれしきい値ゲインを乗算することで求めることができる。パス選択タイミング検出部205では、L個のタイミングにおける平均信号電力測定部出力をしきい値Aおよびしきい値Bと比較し、平均信号電力がしきい値A以上、かつ、しきい値B以上のタイミングの中から、信号電力が大きなマルチ

L個のタイミングにおける平均信号電力検出部出力 $\bar{S}^{(i)}$ から、最小電力検出部

201および最大電力検出部203において、最小信号電力 \bar{S}_{min} および最大信

号電力 \bar{S}_{max} を検出する。ただし $1(1 \leq l \leq L)$ である。 \bar{S}_{min} および \bar{S}_{max}

【0029】に対してしきい値Aおよびしきい値Bを次のように決定する。

【0030】

【数1】

$$A = \bar{S}_{min} \times G_A$$

20

$$B = \bar{S}_{max} \times G_B$$

1番目のタイミングの受信電力を $\bar{S}^{(1)}$ を求めた2つのしきい値と比較し、

$\bar{S}^{(1)} \geq A$ のタイミングを検出して、まず熱雑音成分や干渉成分のみの信号を除

去する。そして、 $\bar{S}^{(1)} \geq B$ のタイミングを検出して、受信電力が十分なタイミ

ングを検出する。したがって、 $\bar{S}^{(1)} \geq A$ かつ $\bar{S}^{(1)} \geq B$

【0033】を満たすP個のタイミングがマルチパスの候補として検出される。

【0034】これらのタイミングの信号の中からRAKE合成するマルチパスを選択する。まず、受信信号電力の最も大きなタイミングの信号を1番目のマルチパスとして選択する。そして残りの候補から順次受信電力の大きなマルチパスを選択していく。このとき、既に選択されたマルチパスのタイミングに対して $\pm k$ 個のタイミングを除外して、次に大きな受信電力のマルチパスを選択する。例えば、q番目に選択されたマルチパスのタイミングを u_q とすると、 $(u_q - k) \leq l \leq (u_q + k)$ のタイミングに含まれる候補は次のマルチパス選択の対象から除外する。このように選択されたマルチパスの前後のタイミングの信号を除外するのは、オーバーサンプリングにより同じマルチパスが選択されることを防ぐためである。kは、例えばオーバーサンプリング数をsとして、 $k = s/2$ のように設定する。このようにしてマルチパスの選択を繰り返し、全てのマルチパスを選択しRAKE合成を行う。

【0035】図2にマルチパスのタイミング検出の例を示す。図のようにしきい値を満たす受信電力をもつマル

パスのタイミングを検出していく。このとき、既に選択されたマルチパスのタイミングに対して $\pm k$ (kは自然数)個のタイミングにおける信号は除外して、次のマルチパスのタイミングを順次検出する。検出されたマルチパスのタイミングにおける復調部152の出力がRAKE合成パス選択部155で選択され、選択された信号がRAKE合成部119で合成される。

【0027】図1に示した本発明におけるしきい値決定およびRAKE合成パス選択の動作を説明する。まず、

【0028】

【外1】

から、最小電力検出部

201および最大電力検出部203において、最小信号電力 \bar{S}_{min} および最大信

号電力 \bar{S}_{max} を検出する。ただし $1(1 \leq l \leq L)$ である。 \bar{S}_{min} および \bar{S}_{max}

【0031】ここで、 G_A ($G_A \geq 1$)、 G_B ($0 < G_B \leq 1$)はそれぞれしきい値決定ゲインである。次に

【0032】

【外2】

30 チパスの候補のタイミングが連続している場合のタイミング検出について説明する。このときオーバーサンプリング数 $s = 4$ 、既に選択されたマルチパスに対して候補を除外するためのタイミングの数 $k = s/2 = 2$ とする。図2中のp点におけるタイミングの信号がマルチパスとして選択されたとする。このとき、次に受信電力が大きなタイミングは $p + 1$ である。しかし、p点に対して $\pm s$ の範囲にある $p - 2$ 、 $p - 1$ 、 $p + 1$ 、 $p + 2$ の4点は次に選択するマルチパスの候補から除外され、 $p + 4$ 点における信号が次のマルチパスとして選択される。すると、 $p + 4$ 点に対して $\pm s$ の範囲にある4点のうち $p + 3$ 、 $p + 5$ 、 $p + 6$ の3点が新たに候補から除外される。このようにして、選択されたマルチパスの前後のタイミングにおける信号を選択しないようにする。

【0036】図3に、本発明の受信機で受信する受信信号のフレーム構成の例を示す。 N_p 個のパイロットシンボルを N_s 個の情報シンボルごとに挿入するフレーム構成である。 N_p 個のパイロットシンボルと N_s 個の情報シンボルとで1つのスロットを構成するものとする。

【0037】図4に本発明の受信機構成の実施例を示す。図4において、図1および図6と同様の構成は、同

じ符号を付与している。

【0038】受信した拡散変調信号は低雑音増幅器103で増幅された後、発振器105および周波数混合器104によりIF周波数に周波数変換される。そしてAGC増幅器107および包絡線検波器108によって、フェージングに起因する振幅変動を補償され、直交検波される。直交検波器109の出力ベースバンド信号はA/D変換器112および113でデジタル信号に変換される。デジタル値に変換された信号はタップ数 $p \times g$ マッチトフィルタ150により逆拡散される。 s をチップ当りのオーバーサンプリング数とすると $L (= p \times g \times s)$ 個のタイミングにおける逆拡散信号が出力される。 L 個

のタイミングにおけるそれぞれの逆拡散された信号は復調部152で復調される。

【0039】本実施例では、例えば、図3のフレーム構成におけるパイロットシンボルを用いて絶対同期検波復調を行う方式を用いている。フェージングによるチャネル変動の推定および補償をチャネル推定補償部において次のように行う。 $1 (1 \leq l \leq L)$ 番目のタイミングにおける n 番目のスロットのマッチトフィルタ出力信号を平均化して、1番目のタイミングにおける

n 番目のスロットのパイロットシンボルフェージング複素包絡線推定値 $\hat{\xi}_n^{(l)}$

【0041】を次のように求める。

【0042】

【数2】

$$\hat{\xi}_n^{(l)} = \sum_{m=1}^{N_p} \frac{y_{n,m}^{(l)}}{N_p}, \quad (1 \leq m \leq N_p) \quad 20$$

$y_{n,m}^{(l)}$ は n 番目のスロットの N_p 個のパイロットシンボルの m 番目のシンボルのそれぞれの受信信号サンプルとする。同様に1番目のタイミングの $(n+1)$ 番目のスロットのパイロットシンボルにおけるフェージング複素包絡線推定値 $\hat{\xi}_{n+1}^{(l)}$

【0045】を次式のように求める。

【0046】

【数3】

$$\hat{\xi}_{n+1}^{(l)} = \sum_{m=1}^{N_p} \frac{y_{(n+1),m}^{(l)}}{N_p}, \quad (1 \leq m \leq N_p) \quad 30$$

フェージング複素包絡線推定値 $\hat{\xi}_n^{(l)}$ と $\hat{\xi}_{n+1}^{(l)}$ を平均して1番目のタイミングにおける n 番目のスロット情報シンボルのフェージング複素包絡線(チャネル)推定値 $\bar{\xi}_n^{(l)}$

【0049】を次式のように推定する。

【0050】

【数4】

$$\bar{\xi}_n^{(l)} = \frac{\hat{\xi}_n^{(l)} + \hat{\xi}_{n+1}^{(l)}}{2} \quad 40$$

$\bar{\xi}_n^{(l)}$ を用いて n 番目のスロットの m 番目の情報シンボルのチャネル変動

【0053】を補償する。

【0054】

$$\tilde{y}_{n,m}^{(l)} = y_{n,m}^{(l)} \bar{\xi}_n^{(l)*}, \quad ((N_p + 1) \leq m \leq (N_p + N_s))$$

【0055】ここで*は複素共役を示す。また、平均信号電力測定部153で全てのタイミングにおける受信信

【0043】ここで

【0044】

【外3】

【0047】2スロットのパイロットシンボルにおける

【0048】

【外5】

【0051】この推定された

【0052】

【外6】

【数5】

号電力が測定され遅延プロファイルが生成される。各平均信号電力測定部153における平均信号電力測定は例

えば次のように行う。n番目のスロットにおける1番目のタイミングのマッチトフィルタ出力信号を平均化して、

n番目のスロットにおける1番目のタイミングの瞬時受信電力 $\hat{S}_n^{(l)}$

【0057】を求めると次式のように表される。

【0059】ここで

【0058】

【0060】

【数6】

【外8】

$$\hat{S}_n^{(l)} = \overline{y_n^{(l)}} \overline{y_n^{(l)*}}$$

10

$\overline{y_n^{(l)}}$ は1番目のタイミングにおけるスロットnの複数パイロットシンボルの平均値

【0061】で

【0062】

【数7】

$$\overline{y_n^{(l)}} = \sum_{m=1}^{N_P} \frac{y_{n,m}^{(l)}}{N_P} = \hat{\xi}_n^{(l)}$$

【0063】である。さらに、フェージングによる変動を平均化するために直前の複数スロットにわたり瞬時受信電力を電力平均して、

【0064】

【外9】

スロットnにおける1番目のタイミングの平均受信電力 $\overline{S}_n^{(l)}$ を求める。 $\overline{S}_n^{(l)}$ は、

【0065】例えば、次のような2つの方法で求められる。

【0066】(1) 複数スロットの瞬時受信電力を加算平均する方法

【0067】

【数8】

$$\overline{S}_n^{(l)} = \sum_{r=1}^R \hat{S}_{n-r+1}^{(l)}$$

【0068】ここでRは加算平均するスロット数である。

【0069】(2) 複数スロットの瞬時受信電力を逐次平均する方法

【0070】

【数9】

$$\overline{S}_n^{(l)} = (1-\alpha)\hat{S}_n^{(l)} + \alpha\overline{S}_{(n-1)}^{(l)}$$

【0071】ここで α は忘却係数である。このとき $R = 1/(1-\alpha)$ となる。

【0072】以上のように求めたL個のタイミングの平均受信電力の中から最小信号電力および最大信号電力を、それぞれ、最小電力検出部201および最大電力検出部203で検出する。しきい値制御部A202では検出された最小信号電力を用いてしきい値Aを求める。また、しきい値制御部B204では検出された最大信号電力を用いてしきい値Bを求める。パス選択タイミング検出部205では、まず、L個のタイミングにおける平均信号電力測定部153の出力をしきい値Aおよびしきい値Bと比較し、平均信号電力がしきい値A以上かつしき

い値B以上のタイミングを検出する。そして、信号電力が大きなタイミングからマルチパスのタイミングを検出していく。このとき、既に関連されたマルチパスのタイミングに対して $\pm k$ (k は自然数)個のタイミングにおける信号は除外して、次のマルチパスのタイミングを順次検出する。検出されたマルチパスのタイミングにおける復調部152の出力がRAKE合成パス選択部155で選択され、選択された信号がRAKE合成部119で合成される。RAKE合成された信号はデインターリーブ回路120により誤りをランダム化され、ビタビ復号器121により復号される。そして、データ判定器122により、受信データとなる。

【0073】

【発明の効果】以上、本発明のRAKE受信機では、マッチトフィルタを用いて逆拡散された全てのタイミングにおける信号の平均受信電力を測定し、その最小値および最大値から2つのしきい値を決定する。そして、受信信号電力が2つのしきい値以上の逆拡散信号からマルチパスを選択してRAKE合成する。この構成を用いることにより、雑音や干渉成分のみの信号を除外し、かつ、受信電力が十分な大きさをもつ全てのマルチパス信号をRAKE合成できる。そのため、遅延プロファイルの変動によりマルチパス数が増加した場合でも、有効なパスのみを合成することができる。この構成は、特にチップレートが高速な、すなわち広帯域DS-SS-CDMAに対してRAKEによる時間ダイバーシチ効果による受信品質の特性改善を実現することができる。

【図面の簡単な説明】

【図1】本発明の構成を示すブロック図である。

【図2】本発明におけるパス選択タイミング検出の説明図である。

【図3】受信信号のフレーム構成の例を示す図である。

【図4】本発明の受信機の実施例を示すブロック図である。

【図5】従来のスライディング相関器を用いたDS-SSDMA受信機の構成を示すブロック図である。

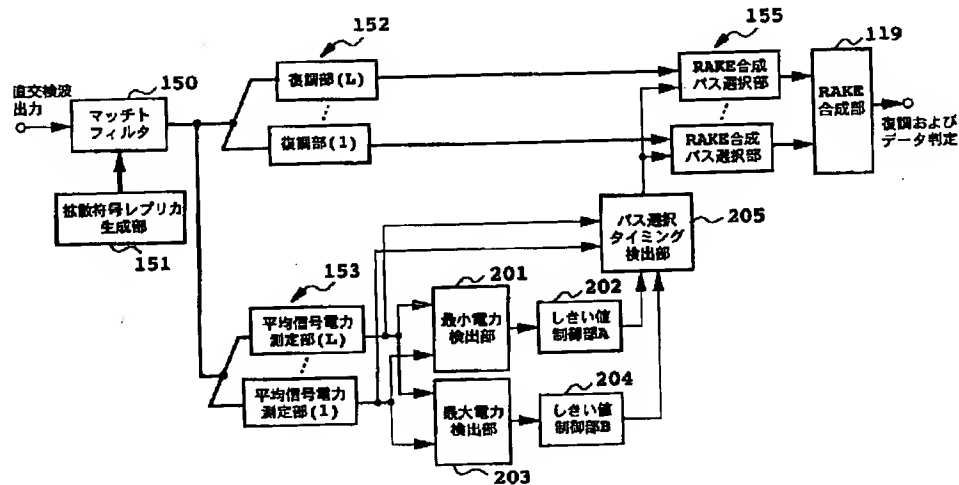
【図6】従来のマッチトフィルタを用いたDS-SSCDMA受信機の構成を示すブロック図である。

【符号の説明】

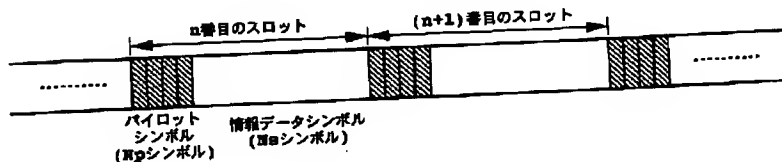
101 アンテナ
102 バンドパスフィルタ (BPF)
103 低雑音増幅器
104 周波数混合器
105 発振器
106 バンドパスフィルタ (BPF)
107 自動利得制御増幅装置 (AGC増幅器)
108 包絡線検波器
109 直交検波器
110, 111 ローパスフィルタ
112, 113 A/D変換器
114 RAKE合成パスフィンガ

115 スライディング相関器
116 平均信号測定部
117 パス選択タイミング検出部
118 拡散符号生成部
119 RAKE合成器
120 デインターリーバ
121 ビタビ復号器
122 データ判定器
131 スライディング相関器
132 チャネル推定器
133 乗算器
150 マッチトフィルタ
151 拡散符号レプリカ生成部
152 復調部
153 平均信号電力測定部
155 RAKE合成パス選択部
201 最小電力検出部
202 しきい値制御部A
203 最大電力検出部
204 しきい値制御部B
205 パス選択タイミング検出部

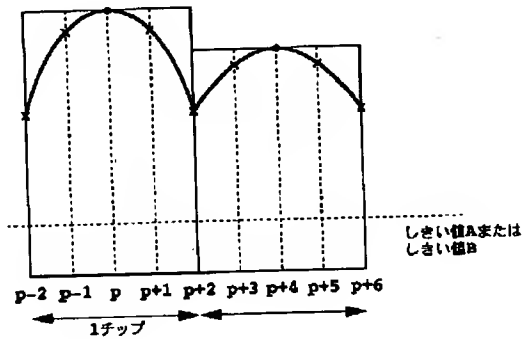
【図1】



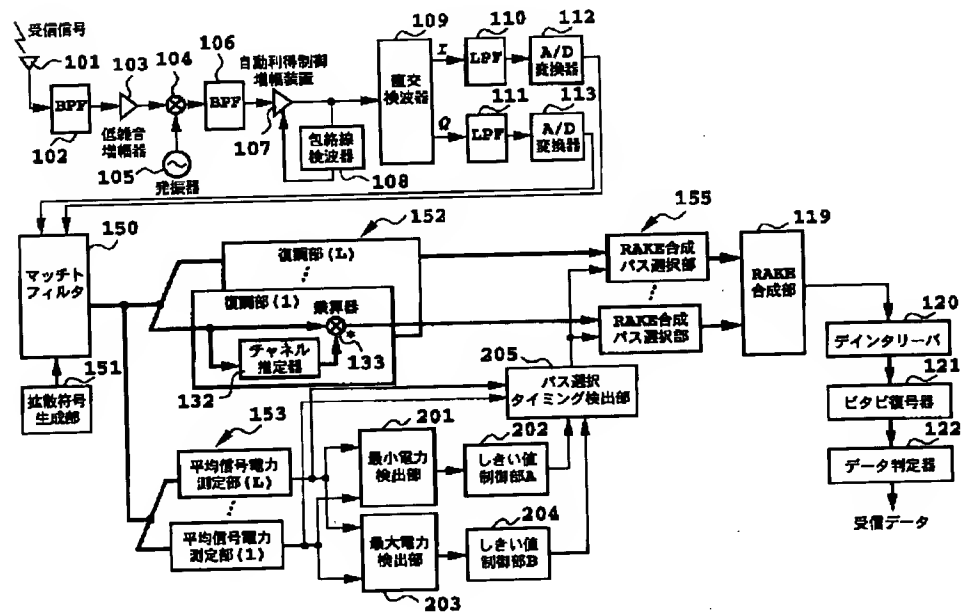
【図3】



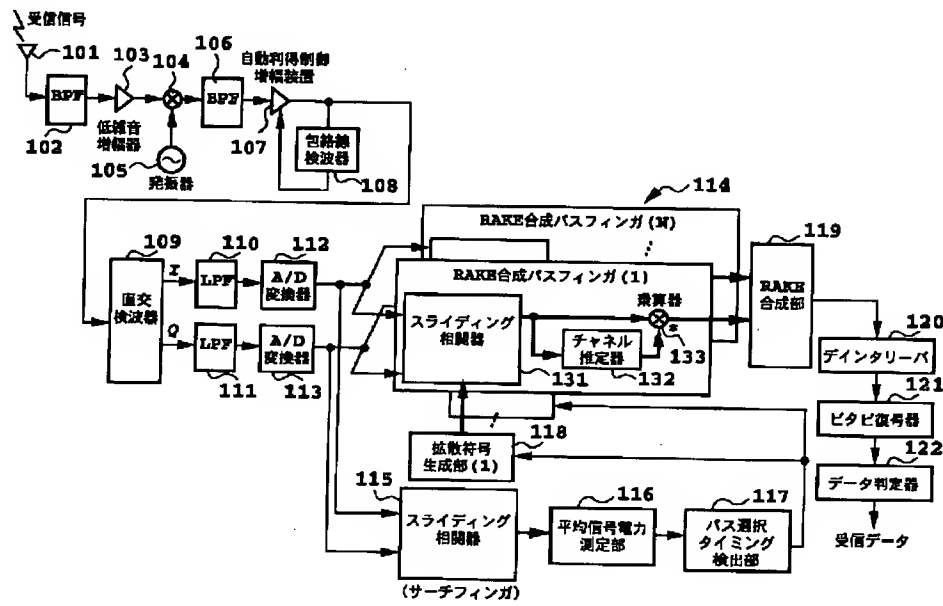
【図2】



【図4】



【図5】



【図6】

